

CURRICULUM VITAE

Nume și prenume: FLOREA Adrian

Data / loc. naștere: 26.06.1974, Sibiu, jud. Sibiu

Adresa acasă: Str. Ecaterina Varga, nr. 25, apt.1, Sibiu-550225

Adresa birou: Universitatea "L. Blaga", Facultatea de Inginerie, Str. E. Cioran, Nr. 4, Sibiu-550025

Limbi străine cunoscute: engleza, germana

Alte date personale: Tel. 0269-23.77.00 (acasă), 0745-806455 (mobil), 0269-217928/ int.462, 461 (serviciu), Fax 0269-212716, E-mail: adrian.florea@ulbsibiu.ro, florea_daa@yahoo.com, <http://webspaces.ulbsibiu.ro/adrian.florea/html/>, căsătorit cu Delilah FLOREA, trei copii: Adrian-Cristian FLOREA, Ioan-Albert FLOREA și Deborah-Ruxandra-Maria FLOREA.

Studii:

1980-1988: Studii elementare și gimnaziale în Sibiu.

1988-1992: Liceul de matematică - fizică "Gh. Lazăr", Sibiu. Bacalaureat media: 9.32 (Diploma seria J, nr. 257051)

1992-1997: Facultatea de Inginerie, Secția Calculatoare, Universitatea "Lucian Blaga" din Sibiu, absolvire media 9.94 și nota 10 la proiectul de diplomă (Diplomă licență seria P, nr. 0059617)

1997-1998: Studii Aprofundate în specializarea "Sisteme de Procesare Paralele și Distribuite", Facultatea de Inginerie, Universitatea "Lucian Blaga" Sibiu, România. Media generală de absolvire: 10.00 (Diplomă de studii aprofundate seria B, nr. 0014191).

2000-2005: Doctorat în domeniul "Știința Calculatoarelor", la Universitatea "Politehnica" București, Facultatea de Automatică și Calculatoare, conducător științific: Prof. univ. dr. ing. Mircea Petrescu (Diploma de doctor, seria D, nr. 0002687, prin Ord. Min. Educației și Cercetării 4802 / 15.08.2005).

Experiența profesională:

1997-1999: **Analist programator și Inginer de sistem** la S.C. "PIM" S.A. Sibiu - (P.C. și Microsisteme).

1999-2001: **Preparator universitar**, Universitatea "Lucian Blaga" din Sibiu, Facultatea de Inginerie, Catedra de Calculatoare, disciplinele: " Organizarea și proiectarea microarhitecturilor de calcul", "Sisteme cu microprocesoare".

2001- 2005: **Asistent universitar**, Universitatea "Lucian Blaga" din Sibiu, Facultatea de Inginerie, Catedra de Calculatoare, disciplinele: "Organizarea și proiectarea microarhitecturilor de calcul", "Simularea și optimizarea arhitecturilor de calcul" și "Predictie și speculație în arhitecturi avansate".

2005 - 2008: **Șef de lucrări**, Universitatea "Lucian Blaga" din Sibiu, Facultatea de Inginerie, Catedra de Calculatoare, disciplinele: "Organizarea și proiectarea microarhitecturilor de calcul", "Simularea și optimizarea arhitecturilor de calcul", "Predictie și speculație în arhitecturi avansate" și "Bazele logice ale calculatoarelor" (Decizia ULBS nr. 37/28.02.2005).

2008 - 2016: **Conferențiar universitar**, Universitatea "Lucian Blaga" din Sibiu, Facultatea de Inginerie, Departamentul Calculatoare și Inginerie Electrică, disciplinele: "Sisteme cu microprocesoare", "Bazele logice ale calculatoarelor", "Simularea și optimizarea arhitecturilor de calcul", "Predictie și speculație în arhitecturi avansate" (prin Ord. Min. Educației, Cercetării și Tineretului nr. 3669 / 07.04.2008, Decizia ULBS nr. 384 / 10.04.2008).

2016 - prezent: Profesor universitar, Universitatea "Lucian Blaga" din Sibiu, Facultatea de Inginerie, Departamentul Calculatoare și Inginerie Electrică, disciplinele: "Sisteme dedicate", "Sisteme cu microprocesoare", "Bazele logice ale calculatoarelor", "Simularea și optimizarea arhitecturilor de calcul", "Predicție și speculație în arhitecturi avansate", "Evolutionary Computing" (prin Decizia ULBS nr. 682 / 06.10.2016)

2004 – prezent: Membru al "*Centrului de cercetare pentru arhitecturi avansate de procesare a informației*" (CCAAPI - <http://acaps.ulbsibiu.ro/staff.php>) din cadrul Universității "Lucian Blaga" Sibiu.

2010 – prezent: Membru al Societății de Științe Matematice din România (SSMR - filiala Sibiu, Legitimă nr. 91 / 06.02.2010).

2012 - prezent: Membru afiliat al rețelei europene de excelență în arhitecturi de calcul HiPEAC (European Network of Excellence on High Performance and Embedded Architecture and Compilation), Universitatea afiliată 'Lucian Blaga' din Sibiu, Coordonator centru – Prof.univ.dr.ing. Lucian Vintan, (<https://www.hipeac.net/~aflorea/>).

2013 - prezent: Membru de tip „Professional” al organizației Association for Computing Machinery (ACM - Card no. 3587735).

Proiecte de dezvoltare academică și specializări:

- **Secretar local proiect** TEMPUS JEP AC 13559/1998 (“*Retraining Support for Small and Medium Enterprises*”), perioada 1998 - 2000 în valoare de **peste 200.000 Euro (cca. 70.000 Euro la ULB Sibiu)**, în colaborare cu universități din: București, Brașov, Anglia, Irlanda, Spania și Germania

- **Specializări în: Anglia (*Pregătire doctorat* în Arhitectura Calculatoarelor la Universitatea Hertfordshire în perioada 31.05.2000 – 15.07.2000), Spania (*Stagiu de cercetare* post doctorat la Universitatea Politecnica de Catalonia Barcelona în perioada 19.03.2006-22.04.2006, realizată prin proiectul HPC-EUROPA (RII3-CT-2003-506079), cu suportul Comunității Europene (*Research Infrastructure Action*) din cadrul programului FP6 "Structuring the European Research Area").**

- **Participant cu expunere în plen** din partea Universității „Lucian Blaga” din Sibiu, la conferința Technology Day East Europe "Design, CAD, characterization and testing issues in microsystems and subsystems" Budapesta (**Ungaria**), 25-27 February 2001, cu suportul NEXUS User-Supplier Club "CAD", eveniment organizat de către Comisia Europeană de Societate Informatică și Microelectronică.

- 19 aprilie 2010: **Sesiune de instruire** privind tehnologiile Intel Multicore, având ca tematici: (1.1) *Parallel Programming with OpenMP and Advanced Issues in OpenMP 3.0*, (1.2) *Utilizarea instrumentelor software: Intel Compiler Suite & Microsoft Visual Studio 2008* și respectiv (2.1) *Parallelism Tools – Checking for Thread Correctness and Performance*, (2.2) *Utilizarea instrumentelor software: Intel Parallel Studio & Microsoft Visual Studio 2008*. Sesiunea a fost organizată de către echipa NCIT-UPB (National Center for Information Technology of "Politehnica" University of Bucharest - Conf.univ.dr.ing. Emil Slusanschi) în cooperare cu parteneri Academici și din Industrie și s-a desfășurat în Cadrul Centrului de cercetare pentru Arhitecturi Avansate de Procesare a Informației (CCAAPI - <http://acaps.ulbsibiu.ro/research.php>), Sibiu.

- 21.10.2010 - 22.10.2010: participant din partea Universității „Lucian Blaga” din Sibiu la conferința *Safer Internet Forum 2010 (SIF)*, desfășurată la Luxembourg, în calitate de observator și profesor coordonator în cadrul proiectului “EUN Partnership / EUROPEAN SCHOOLNET: TEACHING INTERNET SAFETY”, REF – 2010/TIS/T10/FLOREA, proiect dezvoltat prin parteneriatul dintre European Schoolnet și consorțiul TeachToday. Conferința s-a axat pe tematici de securitate, confidențialitate și riscuri online, comportamentul și angajamentele tinerilor în spațiul virtual oferit ca

suport de website-urile rețelelor de socializare și a reunit reprezentanți ai industriei, autorități de aplicare a legii, organizații de protecție a copilului și factori de decizie politică.

- 11 Februarie 2011: participant cu expunere în plen, în calitate de Expert pe Termen Scurt - programul de studii ISM, la consorțiul de validare a calificărilor specifice domeniului de studii universitare de licență "Ingineria Sistemelor", desfășurat prin proiectul POSDRU nr.2/1.2./S/2, "DEZVOLTAREA UNUI SISTEM OPERATIONAL AL CALIFICĂRILOR DIN INVATAMANTUL SUPERIOR DIN ROMANIA" (DOCIS), și organizat de către Agenția ACPART, București.

- 08-10 Martie 2011: participare sesiune de instruire având ca temă "Reducerea consumului de energie din sistemele de procesare paralela și distribuite pe scară largă", prin Programul european COST IC0804 cu sprijinul IBM Research Zurich (Elveția), Ecole Normale Supérieure de Lyon (Franța) și organizat de către Departamentul Electronica și Calculatoare, Facultatea de Inginerie Electrică și Știința Calculatoarelor, Universitatea "Transilvania" din Brașov, Poiana Brașov, România.

- 22-23 Februarie 2012: participare la cursul "*Managementul calității în învățământul superior*", având ca principale teme: „Comunicarea pentru managementul universitar”, „Cunoașterea cerințelor stakeholder-ilor și adaptarea la acestea a serviciilor din universități”, „Managementul proceselor și ameliorarea calității din universități”, „Cultura instituțională, motivare și leadership”, „Acreditarea și certificarea”. Cursul a fost susținut de un colectiv profesoral din cadrul Universității A.S.E. București și s-a desfășurat prin proiectul „Comunitate universitară pentru managementul calității în învățământul superior”, Contract: POSDRU/86/1.2/S/61959 fiind organizat de către Universitățile A.S.E. București și „Alexandru Ioan Cuza” din Iași.

- 1 Martie 2012 – 30 Noiembrie 2012: participare în programul de formare profesională "*Școală universitară de formare inițială și continuă a personalului didactic și a trainerilor din domeniul specializărilor tehnice și inginerești – DidaTec*", proiect POSDRU/87/1.3/S/60891, furnizor Universitatea Tehnică din Cluj-Napoca.

- 24-27 Aprilie 2012: participare sesiune de instruire având ca principale teme "**Algoritmi și tehnici de programare pentru reducerea consumului de energie din motoarele de căutare și Conservarea energiei în rețele de senzori wireless**", prin programul european COST IC0804 (<http://www.cost804.org/>) cu sprijinul Yahoo Research (Spania), University of Cantabria (Spania), University of Pisa (Italia), Copenhagen Business School (Danemarca) and Rotterdam School of Management (Țările de Jos) și organizat de către Mathematics and Computer Science Department, University of Balearic Islands, Palma de Mallorca, Spania, (<http://cost804trainingschool.uib.es/wp-content/uploads/2011/12/draft-lecture-summaries1.pdf>).

- 6-11 Iunie 2012: participare la sesiunea de instruire având ca teme: (1) NVidia CUDA programming: CUDA, GPU and parallel computing, CUDA memory / execution model and development environment, Techniques to increase parallelism; (2) OpenCL programming. Sesiunea a făcut parte din a 9 ediție a Școlii de vară organizată de către echipa NCIT-UPB (National Center for Information Technology of "Politehnica" University of Bucharest - Conf.univ.dr.ing. Emil Slusanschi, Prof.univ.dr.ing. Nicolae Țăpuș) iar cursurile și laboratoarele practice au fost susținute de către Professors Dan Negrut, Daniel Melanz, Andrew Seidl, Universitatea Madison Wisconsin din SUA și Ing. Dan Petre - Intel Software and Solutions Group, România.

- 25-28 Septembrie 2012: participant cu expunere în plen - *Ongoing Computer Engineering Research Projects at "Lucian Blaga" University of Sibiu* - la workshop-ul exploratoriu: "Tendințe științifice și tehnologice în dezvoltarea viitoarelor sisteme de calcul și a informaticii omniprezente", desfășurat în cadrul conferinței "Diaspora în Cercetarea Științifică și Invatamantul Superior din România", București.

- 1 Aprilie – 30 Noiembrie 2013: Expert termen scurt, Formator CS5 - Universitatea "Lucian Blaga" din Sibiu, proiect DidaTec – POSDRU/87/1.3/S/60891, "Școală universitară de formare inițială și continuă a personalului didactic și a trainerilor din domeniul specializărilor tehnice și inginerești – DidaTec", Contract individual de muncă cu timp parțial Nr. 32851/08.04.2013 și Nr. 33940/31.10.2013

- 13 - 19 Aprilie 2015: Am fost profesor invitat la Buskerud and Vestfold University College Norway, unde am prezentat cercetările proprii și ale colectivului din care fac parte și am susținut activități didactice în domeniul Computer programming/architecture: *Computational Thinking - Everyone should have; Introduction in Computers Science and Engineering: understanding the Hardware – Software Interface, Energy saving in advanced architectures, Different approaches for solving optimization problems using interactive e-learning tools.*
- 07 - 08 Septembrie 2015: Am participat la sesiune de instruire având ca temă "*Teaching Computer Architecture using MIPSfpga and the Xilinx-Digilent Nexys 4 DDR platform*", prin programul european Imagination University Programme (<http://community.imgtec.com/university/>) cu sprijinul Mobile Graphics London (UK), Xilinx Inc. (<http://www.xilinx.com/>), Imagination Technologies Ltd, organizat și desfășurat la Imperial College London, UK (https://gallery.mailchimp.com/7498613c9baa15d04cae43ba3/files/Flyer_MIPSfpga_Workshops_in_Europe_2015_v2.pdf).
- 14 - 20 May 2017: Am fost profesor invitat la Karlstad University Sweden, unde am prezentat cercetările proprii și ale colectivului din care fac parte și am susținut activități didactice în domeniul Arhitecturii microprocesoarelor: “Computational Thinking - Everyone should have”; “Introduction in Computers Science and Engineering - understanding the Hardware – Software Interface”, “Teaching Computer Organization & Design using interactive and visual microarchitectural simulators”, “Research/ Scientific Methods in Computer Science”, “Some connections between mathematics and informatics with engineering domain”.
- 02 – 09 June 2018: Am fost profesor invitat la CESI EXIA University Lyon, unde am prezentat cercetările proprii și ale colectivului din care fac parte și am susținut activități didactice în domeniul sistemelor dedicate: “Optimization of control structures in Programming Languages focusing on compiler optimization techniques and software development tools targeting embedded architectures”, “Genetic Algorithms and Parallel Architectures emphasizing the CPUs optimization from performance, energy and thermal dissipation perspectives using evolutionary algorithms”.

Activitatea științifică și didactică:

Am preocupări de cercetare științifică în principal în domeniul arhitecturilor de calcul paralele, materializate momentan prin următoarele realizări:

- H-index: 7 (GoogleScholar - <https://scholar.google.ro/citations?user=m7qPIggAAAAJ&hl=en>), 4 (Scopus - <https://www-scopus-com.am.e-nformation.ro/authid/detail.uri?authorId=15834445800>), 4 (Thomson Reuters WoS - http://apps.webofknowledge.com.am.e-nformation.ro/summary.do?product=WOS&parentProduct=WOS&search_mode=CitationReport&parentQid=1&qid=3&SID=2AMV1h242T2n9a6bbz5&colName=WOS&&page=1)
- ORCID - <http://orcid.org/0000-0003-0278-4825>
- *Cărți, manuale, tratate, monografii: 7* din care:
 - **4 monografii științifice** de specialitate publicate în edituri renumite din țară și acreditate CNCSIS: “*Microarhitecturi de procesare a informației*“, în **Editura Tehnică**, București, 2000, “*Simularea și optimizarea arhitecturilor de calcul în aplicații practice*“, “*Predicția dinamică a valorilor în microprocesoarele generației următoare*”, **Editura MatrixRom**, București, 2003 respectiv 2005), *A Systematic Approach to Predict Unbiased Branches*, în "Lucian Blaga" University of Sibiu Press (*in english*).
 - **2 cărți bazate preponderent pe aplicații practice** „Sisteme cu microprocesoare. Aplicații”, publicată în Editura Universității “Lucian Blaga” din Sibiu, 1999 și *Introducere în știința și*

ingineria calculatoarelor. Interfața Hardware - Software, Editura Matrix ROM, București, 2007.

- **1 culegere de probleme de matematică pentru Bacalaureat și pentru admiterea în învățământul superior tehnic**, Editura MatrixRom, București, 2016.

- *Lucrări științifice: 74 din care:*
 - **34 articole științifice** publicate în **reviste de specialitate din străinătate** ori la conferințe științifice **internaționale** parte din ele **acreditate ISI Thomson (S.U.A., Anglia, Slovenia, Letonia, Belgia, Italia, Germania, Spania, Korea, Malaiezia, India, Polonia)**.
 - **35 articole științifice** publicate în reviste de specialitate din **țară** ori la conferințe științifice **internaționale**, desfășurate în țară.
 - **2 articole științifice** publicate la conferințe științifice **naționale**.
 - **3 articole științifice** publicate în proceedings-urile conferințelor internaționale în calitate de coordonator al studenților.

- *Proiecte în cadrul unor programe de cercetare internaționale:*
 - High Performance and Embedded Architecture and Compilation (HiPEAC-3), FP7 project no. 287759, 2012-2016, director Koen de Boschere (Ghent Univ., Belgium), Buget 3.808.245 Euro, – Affiliate member (director Koen de Boschere, Ghent University, Belgium).
 - Selective Load Value Prediction, grant de infrastructură finanțat (suportat) de High-Performance Computing Infrastructure for South East Europe's Research Communities, HP-SEE Consortium (01.06.2013-31.08.2013), project no. Fast Track Access to HP-SEE Resources 19757 (FT19757) 13/03/04 - <http://wiki.hp-see.eu/index.php/SLVP> pentru rularea de aplicații distribuite pe sisteme avansate de calcul aferente infrastructurii HP-SEE (24 core (nodes=2:ppn=12) cu 4GB/core), finalizat cu Technical Report – Director proiect.
 - Energy efficiency in large scale distributed systems, program european COST IC0804 (<http://www.cost804.org/>), COST-TS-ECOST-TRAINING_SCHOOL-IC0804-240412-014601, cu sprijinul Yahoo Research (Spain), University of Cantabria (Spain), University of Pisa (Italy), Copenhagen Business School (Denmark) and Rotterdam School of Management (Netherlands) și organizat de către Mathematics and Computer Science Department, University of Balearic Islands, Palma de Mallorca, Spain. Buget 540 Euro, 22/04/2012 - 29/04/2012 – Project member.
 - Energy efficiency in large scale distributed systems, program european COST IC0804 (<http://www.cost804.org/>), COST-TS-ECOST-TRAINING_SCHOOL-IC0804-080311-004247, cu sprijinul IBM Research Zurich (Elvetia), Ecole Normale Supérieure de Lyon (France) și organizat de către Departamentul Electronică și Calculatoare, Facultatea de Inginerie Electrică și Știința Calculatoarelor, Universitatea "Transilvania" din Brașov, Poiana Brașov, România. Buget 150 Euro, 07/03/2011 - 11/03/2011, – Project member.
 - Retraining Support for Small and Medium Enterprises, grant internațional Phare: proiect internațional TEMPUS JEP AC 13559/1998, perioada 1998 - 2000, în valoare de peste 200.000 ECU (cca. 70.000 ECU la ULB Sibiu), în colaborare cu universități din: București ("Politehnica"), Brașov ("Transilvania"), Anglia (De Montfort, Leicester), Irlanda (Galway), Spania (Autonoma Barcelona) și Germania (Karlsruhe) – Secretar local proiect.

- *Contracte de cercetare și de tip POSDRU:*
 - Am participat în calitate de principal colaborator la elaborarea a 8 **granturi naționale (CNCSIS, ANSTI) de cercetare științifică** precum și la buna desfășurare a programului TEMPUS JEP AC - 13559 / 98.

- Am fost selecționat ca și *Expert pe termen scurt* pentru programul de studii *Ingineria Sistemelor Multimedia* în cadrul proiectului „Dezvoltarea unui sistem operațional al calificărilor din învățământul superior din România – DOCIS (2009-2011, aproximativ 17 milioane RON)”, **Proiect DOCIS, cod 1622, contract POSDRU /2/1.2/S/2**, proiect strategic finanțat de Fondul Social European și Guvernul României (Agenția ACPART) prin Programul Operațional Sectorial Dezvoltarea Resurselor Umane POS DRU 2007 – 2013.
- Am fost selecționat ca și *Profesor Cordonator* (Coordinator Teacher) în cadrul proiectului “EUN Partnership / EUROPEAN SCHOOLNET: TEACHING INTERNET SAFETY”, REF – 2010/TIS/T10/FLOREA, cu rolul de a conduce o echipă de profesori care să proiecteze / implementeze o unitate didactico-pedagogică de învățare compusă din patru planuri de lecție, conținut, pagini de web, quizuri dedicate evaluării, având ca temă: *Social networking - use by teachers (points to watch e.g. privacy, photos...)*. Perioada: 26 Mai – 15 Octombrie 2010, Buget 500 Euro.
- Am fost selecționat ca și *Expert pe termen scurt* (Formator – în perioada 1 Aprilie – 30 Noiembrie 2013) în cadrul proiectului “Școală universitară de formare inițială și continuă a personalului didactic și a trainerilor din domeniul specializărilor tehnice și ingineresti – DidaTec”, proiect POSDRU/87/1.3/S/60891, furnizor Universitatea Tehnică din Cluj-Napoca (2010-2013) – buget total de 19.490.543 lei.
- Am fost selecționat ca și *Expert activități cu GT* din partea Universitatea "Lucian Blaga" din Sibiu – Proiect „Insertie activa pe piata muncii prin FORMare profesionala inovativa in domeniul INgineriei – FORMING” – Partener 3 – ULBSIBIU, Aprilie 2014 – Octombrie 2015, aproximativ 36000 RON, contract POSDRU/125/5.1/S/134003, proiect strategic finanțat de Fondul Social European și Guvernul României prin Programul Operațional Sectorial Dezvoltarea Resurselor Umane.
- Am participat în calitate de director proiect la contractul de prestări servicii cercetare nr. 3254 din 31.08.2015 dintre Universitatea 'Lucian Blaga' din Sibiu și S.C. ProIT S.R.L Sibiu în calitate de Beneficiar, Buget 11008 Lei, *Prestarea de servicii de cercetare, consultanță tehnică și pregătire profesională referitoare la dezvoltarea de aplicații integrate hardware-software, de testare embedded software și infotainment systems în domeniul automotive.*
- FLOREA A. (director proiect), Increasing the Performance of Instruction Level Parallelism Processors through Predictive Methods, HPC-EUROPA (RII3-CT-2003-506079), Comunitatea Europeană (Research Infrastructure Action), program FP6 "Structuring the European Research Area", 19.03.2006-22.04.2006, Barcelona Supercomputing Centre, University of Catalunya, Barcelona, Spain, Buget 2860 Euro.
- FLOREA A. (director proiect), Computer vision algorithm for people counting system, Contract de prestări servicii cercetare nr. 2167 din 18.05.2016 dintre Universitatea 'Lucian Blaga' din Sibiu și Tecnitempo - Control and Business Management, Ltd Lisabona, Portugalia în calitate de Beneficiar, Perioada: 1.04.2016-30.06.2017, Buget 8750 Euro.
- FLOREA A. (coordonator proiect), A Mobile Platform for Environmental Monitoring, Contract ANPCDEFP, Nr. 3 din 07.07.2016, COD: 16-SEE-PCB-RO SIBIU01 / 01, Grant ANPCDEFP nr. 1707 / 17.06.2016 - Small size bilateral cooperation projects între Universitatea Lucian Blaga din Sibiu și University College of Southeast Norway, Buget 15110 Euro).
- FLOREA A. (membru proiect), Mihaela P. Ioan (director proiect), iREAD - Infrastructure and integrated tools for personalized learning of reading skill, Proposal number: 731724, H2020-ICT-2016-2017, Topic Topic ICT-22-2016, 2016-2017, Buget ULBS 192725 Euro.

Recunoaștere națională și internațională:

- Membru al Comitetului Internațional de Program al conferințelor internaționale (vezi <http://webspaces.ulbsibiu.ro/adrian.florea/html/#8>)
- **Peste 82 de citări (excluzând autocitări) naționale și internaționale** (până în anul 2018) ale lucrărilor publicate – vezi <http://webspaces.ulbsibiu.ro/adrian.florea/html/Citari/citari.html> , unele în publicații de prestigiu internațional precum "Lecture Notes in Computer Science", IET Computers & Digital Techniques, Computer Languages, Systems & Structures, IEEE Xplore etc.
- **Membru în comisii de doctorat și concursuri de posturi didactice** (Sibiu, Brașov etc.).
- **Expert pe Termen Scurt** în echipa de implementare a proiectului “Dezvoltarea unui sistem operațional al calificărilor din învățământul superior din România” – DOCIS (2008-2011), pentru descrierea calificării corespunzătoare programului de studii: **Ingineria sistemelor multimedia**. Proiectul DOCIS este finanțat de Fondul Social European și Guvernul României (POS DRU) în baza contractului nr. POSDRU/2/1.2/S/2 și promovat de către Agenția Națională pentru Calificările din Învățământul Superior și Parteneriat cu Mediul Economic și Social - ACPART.
- **Membru în comitetul de organizare și chairman la Simpozionul Internațional "TRADITIE SI INOVATIE ÎN SCOALA MODERNA"**, secțiunile "Activități extrascolare - exemple de bune practici legate de tradiții și obiceiuri, valorile lor educative" și "Familia tradițională și familia modernă - partener în educație", simpozion organizat de Școala "Regina Maria" din Sibiu în parteneriat cu Universitatea "Lucian Blaga" Sibiu, Inspectoratul școlar județean Sibiu și școli din România, Italia, Irlanda și Spania, Sibiu, 20 noiembrie 2009.
- **Membru în comitetul de organizare** al workshop-ului cu participare internațională **European Network of Excellence on High Performance and Embedded Architecture and Compilation (HiPEAC)**, Sibiu, 1-3 Aprilie, 2013.
- **Membru ales în Consiliul Facultății de Inginerie**, 2012-2020.
- **Responsabil** pentru sistemul de calcul tip High Performance Computer (HPC) al departamentului Calculatoare și Inginerie Electrică (din 24 Martie 2013).
- **Chairman la a 9-a conferință internațională "Romanian Educational Network"** (RoEduNet 2010), Secțiunea 4: *Data Mining and Semantic Web* – DMSW, Universitatea „Lucian Blaga” din Sibiu, România, 24-26 Iunie, 2010.
- **Chairman la a 18-a conferință internațională "International Conference on System Theory, Control and Computing"** (ICSTCC 2014), Secțiunea *Regular Session FrA24: Hardware Design*, Sinaia, România, 17-19 Octombrie, 2014.
- **Membru în juriul de examinare a lucrărilor științifice** prezentate de tineri cercetători din cele mai importante centre universitare ale țării în cadrul concursului “*Student Paper Contest*” desfășurat sub egida conferinței RoEduNet 2010 (http://roedu2010.ulbsibiu.ro/paper_contest/).
- **Evaluator ARACIS** (Agenția Română de Asigurare a Calității în Învățământul Superior) al programelor didactice și de cercetare din domeniul Calculatoare și Tehnologia Informației (în 2010 am fost selectat prin examen) - vezi http://pfe.aracis.ro/inscriere/registru/lista_c_d/13/43/ .
- **Expert evaluator extern** al Autorității Naționale pentru Calificări (<http://www.anc.gov.ro>), din 2011. Membru al comisiilor de validare a calificărilor de master din domeniile de licență Ingineria sistemelor (IS) și Calculatoare și tehnologia informației (CTI).
- **Expert pe Termen Scurt** în echipa de implementare a proiectului “*Școală universitară de formare inițială și continuă a personalului didactic și a trainerilor din domeniul specializărilor tehnice și inginerești – DidaTec*”, proiect POSDRU/87/1.3/S/60891, furnizor Universitatea Tehnică din Cluj-Napoca (1 Aprilie – 30 Noiembrie 2013).
- **Expert evaluator** al Unității Executive pentru Finanțarea Învățământului Superior, a Cercetării Dezvoltării și Inovării (UEFISCDI) pentru programul de cercetare PN-II-PT-PCCA-2013-4 (2013-2014).

- **Expert activități cu GT** din partea Universitatea "Lucian Blaga" din Sibiu – Proiect „Inserție activă pe piața muncii prin FORMare profesională inovativă în domeniul INGerieriei – **FORMING**” – Partener 3 – ULBSIBIU, Aprilie 2014 – Octombrie 2015, aproximativ **36000 RON**, **contract POSDRU/125/5.1/S/134003**, proiect strategic finanțat de Fondul Social European și Guvernul României prin Programul Operațional Sectorial Dezvoltarea Resurselor Umane.

Distincții și Premii

- **Premiul “Tudor Tănăsescu” al Academiei Române pe anul 2003**, decernat in 23 decembrie 2005, pentru lucrarea “*Simularea si optimizarea arhitecturilor de calcul in aplicatii practice*”, Editura Matrix ROM, Bucuresti, ISBN 973-685-605-4, 2003 (443 pg. + CD atasat; coautor Lucian Vințan).
- **Premiul de merit pentru tineri cercetatori "AD AUGUSTA PER ANGUSTA"** (Pe calea îngusta, dificila, la rezultate grandioase), acordat de catre Universitatea "Lucian Blaga" din Sibiu in 18 iunie 2007, pentru rezultate deosebite in activitatea de cercetare stiintifica.
- **Premiul de popularitate “SIVCO”** constând intr-un produs Portable Hard Disk USB și **Premiul de Excelenta “CNIV 2009”** (*premiu de recunoastere*) pentru *idei inovatoare de cercetare-dezvoltare*, ambele obtinute la Concursul "SOFTWARE EDUCATIONAL" desfasurat in cadrul Conferintei Nationale de Invatamant Virtual: Tehnologii moderne in educatie si cercetare, Editia a VII-a , 30 oct.-1 nov. 2009, Iasi, Romania. Premiul s-a acordat in 24 nov. 2009, la Universitatea din Bucuresti.
- **Medalie de argint** (in calitate de coordonator al echipei ULBS) obtinuta la secțiunea Programming din finala concursului internațional de proiecte informatice „**INFOMATRIX 2010**” - editia a 8-a, 23-26 aprilie 2010, Bucuresti, Romania, organizat de către Ministerul Educației, Cercetării, Tineretului și Sportului, grupul de Instituții de Învățământ „Lumina” și Inspectoratul Școlar al Municipiului București. Pentru faza finală au fost preselectate 108 proiecte din 384 propuse, concursul reunind echipe din 32 de țări, fiind structurat pe cinci secțiuni: Photography, Programming, Digital Content, Hardware Control, Computer Art.
- **Diploma de Excelență** pentru activitatea științifică desfășurată în anii 2012 și 2014, acordată de către Facultatea de Inginerie, Universitatea 'Lucian Blaga' din Sibiu.
- **Medalie de bronz** (in calitate de coordonator al echipei ULBS, cu proiectul FOCAP Tool) obținută la secțiunea **Programming** din finala celei de-a 11 ediții a concursului internațional de proiecte informatice “**INFOMATRIX 2013**”, 16-20 of May 2013, Bucharest, Romania, organizat de către Ministerul Educației din Romania. Pentru faza finală au fost preselectate 182 proiecte, concursul reunind echipe din 45 de țări de pe 5 continente - Asia, Africa, America, Australia și Europa, fiind structurat pe 5 secțiuni: Robotics (70), Programming (28), Short movie (28), Hardware Control (42) și Computer Art (24). La concursul de **selecție națională** a InfoMatrix 2013, proiectul a câștigat **medalia de aur**, terminând pe primul loc între cele 51 de proiecte românești de la secțiunea *Programming*.
- **Medalie de argint** (in calitate de coordonator al echipei ULBS – cu proiectul *Future House Automation*) obținută la secțiunea **Hardware Control** din finala celei de-a 13 ediții a concursului internațional de proiecte informatice “**INFOMATRIX 2015**”, 14-18 Mai 2015, București, Romania, organizat de către Ministerul Educației din Romania, grupul de Instituții de Învățământ „Lumina” și Inspectoratul Școlar al Municipiului București. Pentru faza finală au fost preselectate 357 proiecte, concursul reunind echipe din 51 de țări de pe 5 continente - Asia, Africa, America, Australia și Europa, fiind structurat pe 5 secțiuni: Robotics, Programming, Short movie, Hardware Control, Computer Art. La concursul de **selecție națională** a INFOMATRIX 2015, proiectul a câștigat **medalia de aur**, terminând pe primul loc între cele 155 de proiecte românești participante la toate secțiunile.
- **Diploma de Excelență** pentru activitatea de coordonare a studenților participanți la concursuri - faza națională și internațională în anul 2015, acordată de către Facultatea de Inginerie, Universitatea 'Lucian Blaga' din Sibiu.

- **Premiul „Echipa cu cel mai aplicativ experiment”** obținut la concursul ”Sibiul cercetătorilor: știință, tehnologie și cultură”, 2017, organizat în cadrul evenimentului "Noaptea Cercetătorilor", diplomă acordată de către departamentul Cercetare al Universității 'Lucian Blaga' din Sibiu.
- **Best Paper Award** obținut pentru articolul "Low Cost Mobile Embedded System for Air Quality Monitoring", prezentat la conferința SMART 2017, The Sixth International Conference on Smart Cities, Systems, Devices and Technologies, held in Venice, Italy during June 25 - 29, 2017. - http://webspaces.ulbsibiu.ro/adrian.florea/html/images/Best_Paper_Award_smart2017_a3.pdf

Domenii de interes:

Arhitecturi avansate de procesare a informației, algoritmi de procesare numerică, microarhitecturi predictive și speculative, cu mai multe nuclee de procesare pe un singur cip, microarhitecturi dedicate (embedded) și sisteme cu microprocesoare, istoria științei și ingineriei calculatoarelor, tehnicile de programare obiectuală și vizuală, compilatoare / instrumente de simulare și benchmarking, sisteme de operare și programarea sub sistemul de operare Linux, software educațional în domeniul de specialitate, modele de programare paralelă, metode de paralelizare automată a aplicațiilor, învățare automată, calcul evolutiv, algoritmi genetici, probleme de optimizare multiobiectiv.

Obiective profesionale în viitorul apropiat:

Promovarea cercetărilor proprii pe plan național și **mai ales internațional.**

29.07.2018
SIBIU

Prof.univ.dr.ing. ADRIAN FLOREA